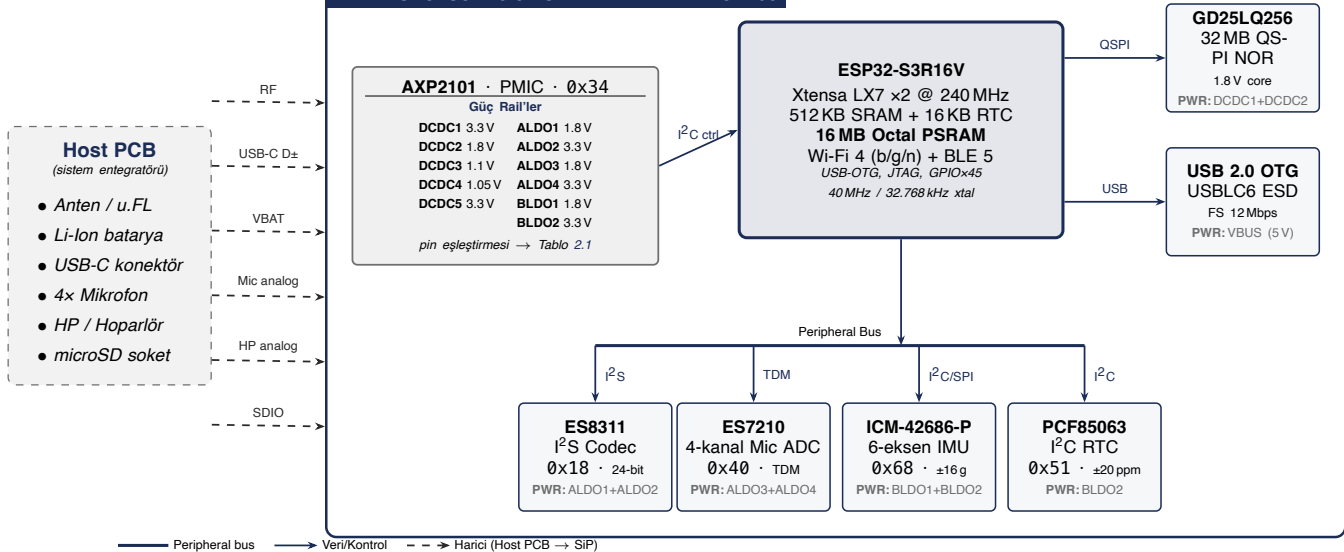


**NAR-ESP32S3R16/32 SiP · 21 × 27 mm LGA-68**

**Şekil 2.1.** NAR-ESP32S3R16/32 sistem blok diyagramı. Kalın bus çubuğu paylaşılan peripheral arayüzünü, ince oklar nokta-nokta veri/kontrol hatlarını, kesik gri oklar Host PCB bağlantılarını gösterir. I<sup>2</sup>C adresleri her bloğun altında 7-bit hex formatında. PMIC rail haritası Tablo 2.1’te detaylıdır.